



Ph Free

RoHS対応品

■特長

- 小型セラミックパッケージタイプ
- 真空封止による高信頼性
- CMOS出力
- 電源電圧 Vcc=3.3V
- 低ジッター

■品名表示方法

KV7050W 74.1758 C 3 0 D 00
 ① ② ③ ④ ⑤ ⑥ ⑦

- ①型名 (7.0×5.0mm SMD VCXO)
- ②出力周波数
- ③出力形態 (CMOS)
- ④電源電圧 (3.3V)
- ⑤発振器周波数許容偏差 (左記表を参照ください)
- ⑥シンメトリ/ Enable機能 (45/ 55%、ディセーブル)
- ⑦客先個別仕様 (カタログ仕様は「00」になります)

■発振器周波数許容偏差 (Overall)

許容偏差 コード × 10 ⁻⁶	動作温度範囲 (°C)	備 考
0 ± 50	0~+70	標準仕様
F ± 100	-40~+85	対応可能周波数についてはお問い合わせください
G ± 50		

包装形態 (テーピング 1000個/ リール)

■規格

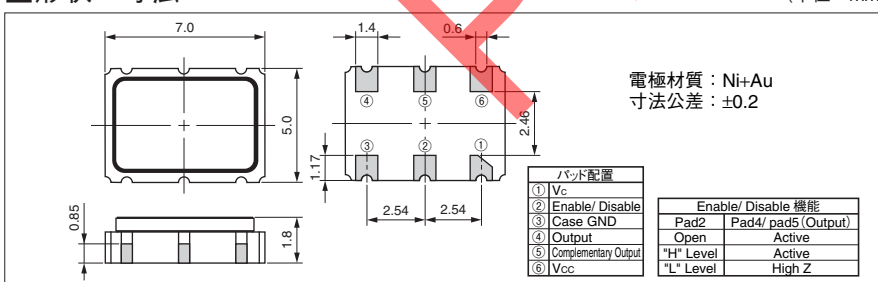
項 目	記 号	条 件	Min.	Max.	単 位
出力周波数範囲*	Fo		40	85	MHz
発振器周波数許容偏差**	F _{tol}	初期、動作温度範囲内の温度特性、電源電圧変動、負荷容量変動、経年変化 (1 year @25°C)、振動・衝撃を含む。Op. Temp. : -40~+85°C	-100	+100	×10 ⁻⁶
経年変化	Aging	@25°C 20 years	—	±15	×10 ⁻⁶
絶対周波数可変範囲 (APR)	APR		±25	±100	×10 ⁻⁶
リニアリティ	Lin		-10	+10	%
制御電圧	Vc		0	3.3	V
保存温度範囲	T _{stg}		-55	+90	°C
動作温度範囲	T _{use}	標準仕様 オプション	0 -40	+70 +85	°C
最大定格電圧	—		-0.5	+7.0	V
電源電圧	V _{CC}		2.97	3.63	V
消費電流	I _{CC}		—	20	mA
ディセーブル時電流	I _{dis}		—	5	mA
波形シンメトリ	SYM	@50% Vcc	45	55	%
立上り/ 立下り時間 (10% Vcc ~ 90% Vcc)	tr/ tf		—	5	nS
Lレベル出力電圧	VOL			10% Vcc	V
Hレベル出力電圧	VOH		90% Vcc	—	V
出力負荷容量	—		—	15	pF
入力電圧範囲	V _{IN}		0	Vcc	V
Lレベル入力電圧	V _{IL}		—	30% Vcc	V
Hレベル入力電圧	V _{IH}		70% Vcc	—	V
変調周波数特性	—	@-2dB	15	30	kHz
制御入力抵抗	—	標準仕様 オプション	100k 5M	—	ohm
ディセーブル時間	t _{dis}		—	100	nS
イネーブル時間	t _{ena}		—	100	nS
発振開始時間	t _{str}	最小動作電圧を0 sec.とする	—	10	mS
Phase Jitter	J _{Phase}	12kHz ~ 20MHz @ 74.25MHz	0.25	1	pS
位相ノイズ @155.52MHz	—	-67 (@10Hz offset) -97 (@100Hz offset) -124 (@1kHz offset) -140 (@10kHz offset) -152 (@100kHz offset) -158 (@1MHz offset) -160 (@10MHz offset)			dBc/ Hz

全ての電気的特性は最大負荷時、動作温度範囲内とします。

* レンジ外の周波数については、お問い合わせください。 ** -40~+85°C仕様に関しては、お問い合わせください。

■形状・寸法

(単位: mm)



■推奨ランドパターン

(単位: mm)

