

表面実装型クロック用SAW発振器 KC7050S-C1シリーズ(FSO-2Bシリーズ) CMOS/ 1.8V/ 7.0×5.0mm



Ph Free

RoHS対応品

■特長

- 低電圧1.8V
- 低ジッター
- LV-CMOS出力
- 基本波高周波数対応

■品名表示方法

KC7050S 155.520 C 1 1 B 00
 ① ② ③ ④ ⑤ ⑥ ⑦

■発振器周波数許容偏差 (Overall)

許容偏差 コード × 10 ⁻⁶	動作温度範囲 (°C)	備 考
1	±100	標準仕様 対応可能周波数についてはお問い合わせください

- ①型名 (7.0×5.0mm SMD)
- ②出力周波数
- ③出力形態 (CMOS)
- ④電源電圧 (1.8V)
- ⑤発振器周波数許容偏差 (左記表を参照ください)
- ⑥シンメトリ/ Enable機能 (40/ 60%、スタンバイ)
- ⑦客先個別仕様 (カタログ仕様は「00」になります)

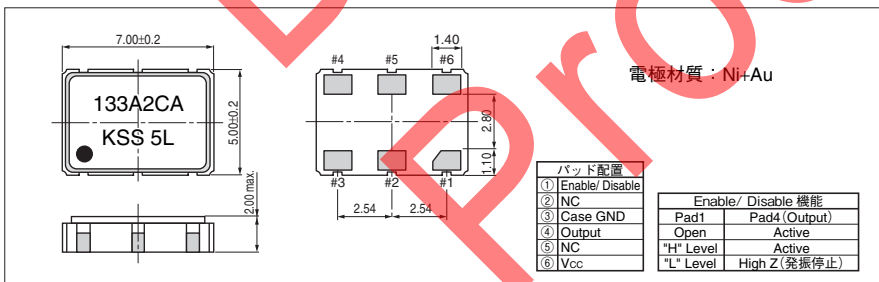
■規格

項 目	記 号	条 件	Min.	Max.	単 位
出力周波数範囲*	fo		100	170	MHz
発振器周波数許容偏差**	f _{tol}	初期、動作温度範囲内での温度特性、電源電圧変動、負荷容量変動、経年変化 (1 year @25°C)、振動・衝撃を含む。 Op. Temp. : 0~+70°C	-100	+100	×10 ⁻⁶
保存温度範囲	T _{stg}		-55	+125	°C
動作温度範囲	T _{use}	標準仕様	0	+70	°C
最大定格電圧	—		-0.5	+5	V
電源電圧	V _{CC}	1.8V	1.71	1.89	V
消費電流	I _{CC}		—	50	mA
波形シンメトリ	SYM		40	60	%
立上り/ 立下り時間 (10% V _{CC} ~ 90% V _{CC} 最大負荷時)	tr/ tf		—	2	nS
Lレベル出力電圧	V _{OL}		—	10% V _{CC}	V
Hレベル出力電圧	V _{OH}		90% V _{CC}	—	V
出力負荷条件 (CMOS)	CL		—	15	pF
入力電圧範囲	V _{IN}		0	V _{CC}	V
Lレベル入力電圧	V _{IL}		—	30% V _{CC}	V
Hレベル入力電圧	V _{IH}		70% V _{CC}	—	V
ディセーブル時間	t _{dis}		—	200	nS
イネーブル時間	t _{ena}		—	2	mS
発振開始時間	t _{str}	最小動作電圧を0 sec.とする	—	10	mS
Deterministic Jitter (DJ)	DJ			0.2 typ.	pS
1Sigma Jitter	J _{Sigma}			3 typ.	pS
Peak to Peak Jitter	J _{PK-PK}			20 typ.	pS

全ての電気的特性は標準負荷時、動作温度範囲内とします。
 JitterはTime Interval Analyzer "Wavecrest DTS-2079" + 解析ソフトウェアVISI 6.3.1にて計測。
 * レンジ外の周波数については、お問い合わせください。 ** -40~+85°C仕様に関しては、お問い合わせください。

■形状・寸法

(単位: mm)



■推奨ランドパターン

(単位: mm)

