

表面実装型クロック用水晶発振器 KC7050C-CLシリーズ(K50-CLシリーズ) CMOS / 5.0V / 7.0×5.0mm



Pb Free

RoHS対応品

■特長

- 小型セラミックパッケージタイプ
- シーム封止による高信頼性
- CMOS出力
- 電源電圧 $V_{DD}=5.0V$
- DSUに最適な仕様

■発振器周波数許容偏差(Overall)

許容偏差	動作温度範囲 (°C)	備 考
コード $\times 10^{-6}$		
S	± 30	-30 to +85 標準仕様

■品名表示方法

KC7050C 15.3600 C L 0 D 00
 ① ② ③ ④ ⑤ ⑥ ⑦

- ① 型名(7.0×5.0mm SMD)
 - ② 出力周波数
 - ③ 出力形態(CMOS)
 - ④ 電源電圧(5.0V)
 - ⑤ 発振器周波数許容偏差(左記表を参照下さい)
 - ⑥ シンメトリ/Enable機能(40/60%, ディセーブル)
 - ⑦ 客先個別仕様(カタログ仕様は「00」になります)
- 包装形態(テーピング 1000個/リール)

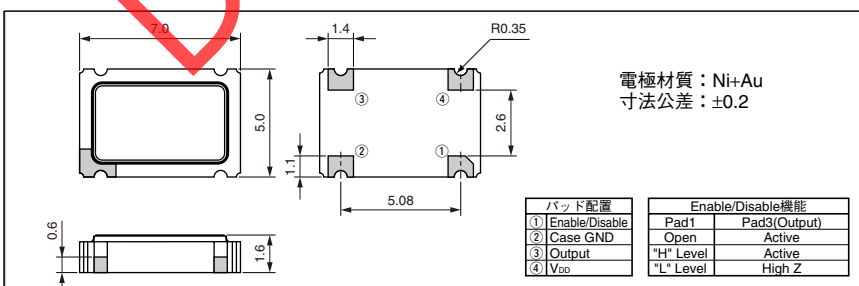
■規格

項 目	記 号	条 件	Min	Max	単 位
出力周波数範囲*	F _o		15.36		MHz
発振器周波数許容偏差**	F _{tol}	初期、動作温度範囲内での温度特性、電源電圧変動、負荷容量変動	-30	+30	$\times 10^{-6}$
経年変化	F _{aging}	1year @25°C	-3	+3	$\times 10^{-6}$
保存温度範囲	T _{stg}		-55	+125	°C
動作温度範囲	T _{use}		-30	+85	°C
最大定格電圧	-		-0.5	+7.0	V
電源電圧	V _{DD}		4.5	5.5	V
消費電流(最大負荷時)	I _{DD}		-	5	mA
波形シンメトリ	SYM	@50% V _{DD}	40	60	%
立ち上がり/立ち下がり時間 (10% V _{DD} to 90% V _{DD} 最大負荷時)	Tr/Tf		-	10	nS
出力電圧-"L"	V _{OL}	I _{OL} =4mA	-	10% V _{DD}	V
出力電圧-"H"	V _{OH}	I _{OH} =-4mA	90% V _{DD}	-	V
出力負荷条件	L _{CMOS}	CMOS Output	-	15	pF
入力電圧範囲	V _{IN}		0	V _{DD}	V
入力電圧-"L"	V _{IL}		-	0.8	V
入力電圧-"H"	V _{IH}		2.2	-	V
ディセーブル時間	-		-	100	nS
イネーブル時間	-		-	100	nS
発振起動時間	ST	最小動作電圧を0secとする	-	10	mS

全ての電気的特性は最大負荷時、動作温度範囲内とします。
 * レンジ外の周波数については、お問い合わせ下さい。 ** -40~+85°C仕様に関しては、お問い合わせ下さい。

■形状・寸法

(単位: mm)



■推奨ランドパターン

(単位: mm)

