

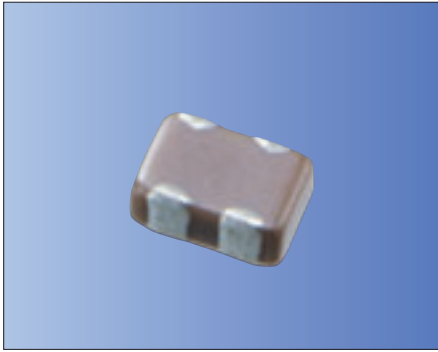
# 積層セラミックチップコンデンサ



## Multilayer Ceramic Chip Capacitors

積層セラミックチップコンデンサ CAシリーズ

【RoHS対応品】 【一般用】 【多連型】



RoHS対応品

### ■特長

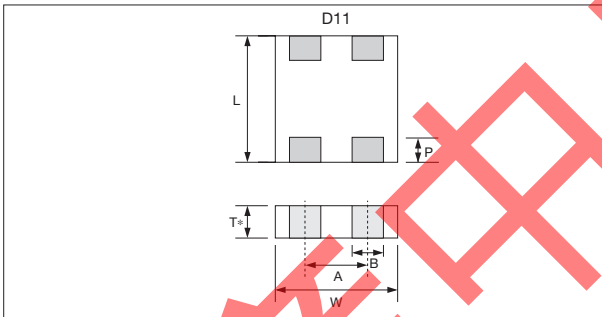
- 部品実装、管理コストの低減が可能
- 高速自動マウント、リフロー対応可能

### ■用途

- CPUのデジタル信号等のパスライン
- I/Oケーブル等のインターフェイスの高周波ノイズ除去
- CPU搭載製品全般
- PC
- 携帯通信機器
- ダウン(ライト)サイジング製品全般のデジタル回路

### ■形状・寸法

(単位: mm)



記号	L	W	P	A	B
D11	1.00±0.15	1.37±0.15	0.1 min.	0.64±0.10	0.36±0.10

\* T寸は下記厚み(T)寸規格をご参照ください。

### ■静電容量範囲

素子数	2素子
形式	D11 (1014)
温度特性	X5R
定格電圧 (VDC)	10
静電容量 (pF)	105
	1000000 2200000 4700000
	BS

- ・掲載静電容量以外の容量値についてはオプションとなります。
- ⊘: 個別仕様となりますのでお問い合わせください。

容量範囲表の2文字の記号は、T寸法とTan δを意味します。規格値は下表を参照ください。

### ■厚み(T)寸法規格と包装数量

対象形式	D11
厚み(T)寸法規格 (mm)	B 0.9 max.
テーピングφ180リール	4kp (P8/4)
テーピングφ330リール	10kp (P8/4)

記号	Tan δ 値
5	7.5%以下

- ・テーピングは1リール当たりの包装数量 (kpは×1000個)を表し、カッコ内のP8は紙キャリアテープ8mm幅、E8はプラスチックキャリアテープ8mm幅を表し、/4は4mmピッチでのテーピング梱包を表しています。

生産終了  
 Discontinued Product